

# S-2S meeting

2017.01.12 越川亜美

# 今週やったこと

- ・ ファイバー2 mmと3 mmでのアクティブターゲット制作費比較
- ・ EASIROC仕様の確認、電圧
- ・ ラダーの設計

# 単価計算

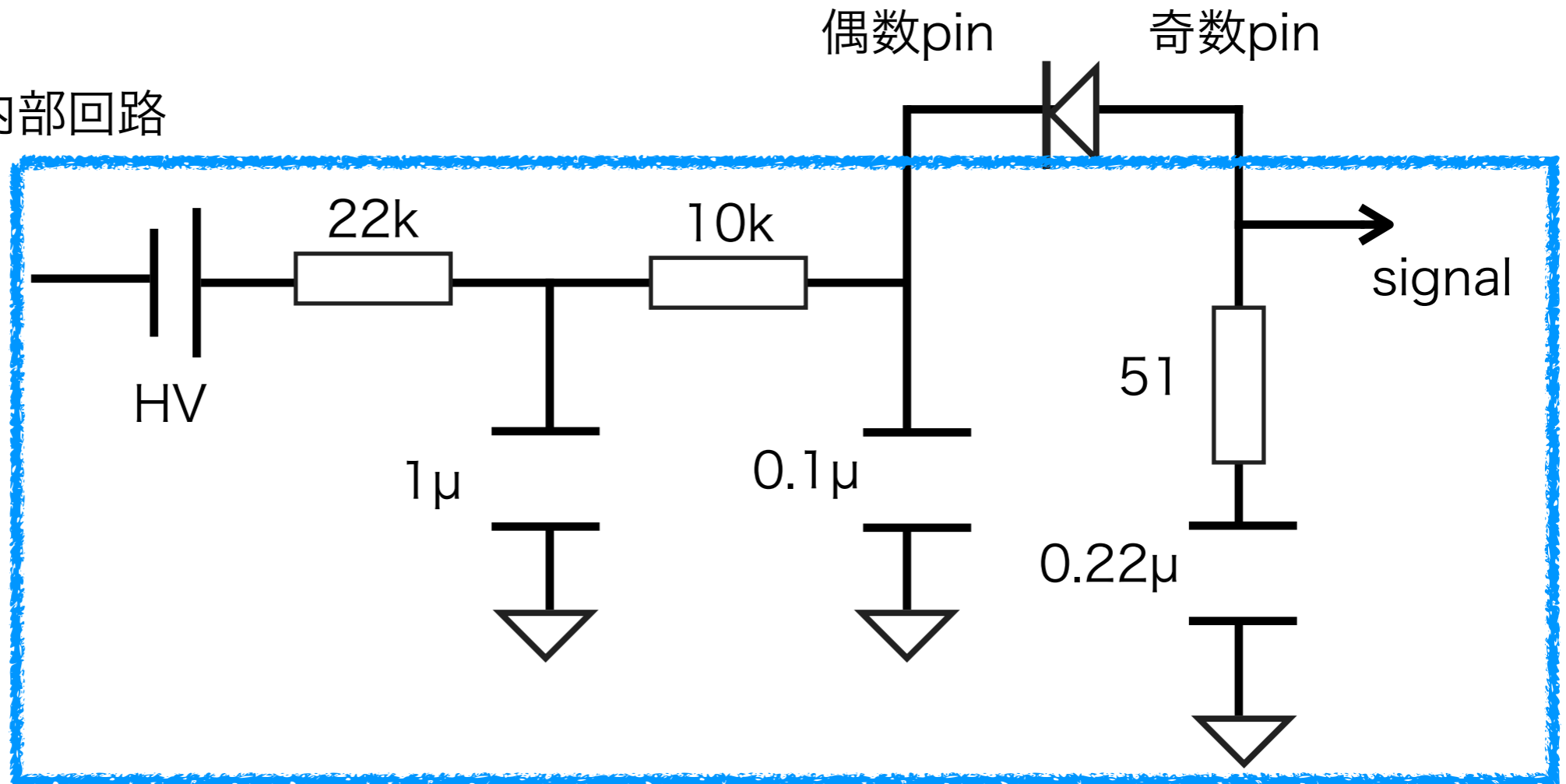
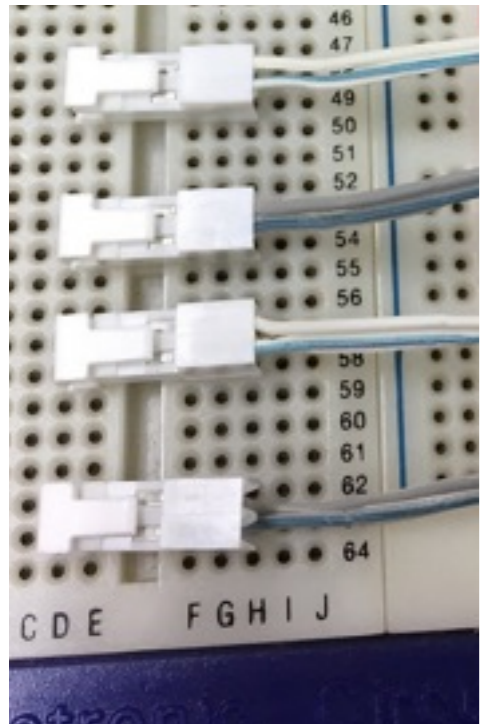
- ・ VME-EASIROC 2,754,000- (64ch x 18台) →1ch 2,390-
- ・ MPPC 1ch 3,000-
- ・ ファイバー 1本あたり
  - Saint-Gobain
    - ・ 3 mm (円形) 2,020-
    - ・ 3 mm (角形) 3,710-
  - Kuraray
    - ・ 2 mm (円形SC) 733-  
(円形MC) 1,083-  
(角形SC) 2,076-
    - ・ 1 mm (円形SC) 180-  
(円形MC) 270-  
(角形SC) 500-

# 2 mm見積もり

- ・ 体積を一定にし、3 mm→2 mmに変更する場合
  - ・ xx' yy' 1セットの本数: 3/2倍
  - ・ xx' yy' 層数 9層→13層  $3/2 \times 13/9 = 13/6$  約2倍
- ・ 3 mm
  - ・ EASIROC 2,754,000 + 1,683,000 = 4,437,000-
  - ・ MPPC 3,000 x 1764 ch = 5,292,000- 計9,729,000-
  - ・ ファイバー
    - ・ Saint-Gobain (円) 2,020 x 882 = 1,781,640- 計11,510,640-
    - ・ Kuraray (円SC) (733+180x5) x 882 = 1,440,306- 計11,169,306-
- ・ 2 mm
  - ・ EASIROC 2,754,000 + 168,300 x 42 = 9,822,600-
  - ・ MPPC 3,000 x 3822 ch = 11,466,000- 計21,288,600-
  - ・ ファイバー
    - Kuraray 733 x 1,911 = 1,400,763- 計22,689,363-

# EASIROC

- ・ EASIROC内部回路



- ・ ケーブルの作成

- ・ 電圧がかからない (電圧が読めてなかった)

→Macから動かしたら正しく読めた。64bit linuxでも一応読めた

- ・ 今後：暗箱の作成、測定

# ラダーの設計

- ・ 3本マウントできるような設計
- ・ 2 mmの場合と3 mmの場合に対応

